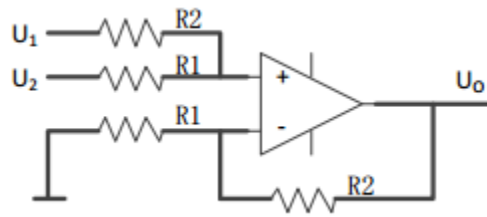


9. 下图所示电路原理图中，输入与输出的关系是（ ）。



- A. $U_0=U_1+U_2 \cdot R_1/R_2$ B. $U_0=U_2+U_1 \cdot R_1/R_2$
C. $U_0=U_1+U_2 \cdot R_2/R_1$ D. $U_0=U_2+U_1 \cdot R_2/R_1$

10. 在 STM32 处理器中，以下哪种时钟源可被用来驱动系统时钟 SYSCLK（ ）。

- A. HSE B. HSI
C. LSI D. PLL